

Agenda MUG/BW am 19.11.2012

- 09:00 – 10:00** Incoming + Imbiss
- 10:00 – 10:15** Begrüßung und Vorstellung der Agenda durch Hr. Bernert
- 10:15 – 10:30** Vorstellung der Fa. SICK durch Hr. Eyfrig
- 10:30 – 11:15** Vortrag durch Hr. Menzel (Fa. Mentor Graphics) zum Thema
Zusammenfassung U2U
(kleiner Abriss der diesjährigen U2U für die, die nicht teilnehmen konnten)
- 11:15 – 12:00** Vortrag durch Hr. Hartmann (Fa. Zitzmann) zum Thema
New Features in EE7.9.4
(speziell im DxDesigner)
- 12:00 – 12:45** Vortrag durch Hr. Wachter (Fa. Diehl) zum Thema
Trivialität Leiterplatte – Träume werden wahr
(Vortrag von der diesjährigen U2U)
- 12:45 – 14:00** Mittagspause im Betriebsrestaurant
- 14:00 – 14:45** Vortrag durch Hr. Hartmann (Fa. Zitzmann) zum Thema
Hyperlynx DRC
(Plattform in Hyperlynx um vorkonfigurierte oder selbst erstellte Regeln hinsichtlich guter Signalintegrität sowie EMV auf einem Layout-Entwurf, ähnlich wie beim dortigen DRC, zu überprüfen.)
- 14:45 – 15:15** Coffee Break
- 15:15 – 15:45** Vortrag durch Hr. Kornecki und Hr. Meltsch (Fa. Agilent) zum Thema
Erfahrungen mit dem Testpoint Manager
- 15:45 – 16:15** Offene Runde, Diskussionen / Fragen der Anwender
- ab 16:15** Rundgang durch das Kundencenter der Fa. SICK für Interessierte